

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-357787

(43)Date of publication of application : 26.12.2001

(51)Int.Cl.

H01J 11/02

H01J 9/02

H01J 9/44

(21)Application number : 2000-178928

(71)Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing : 14.06.2000

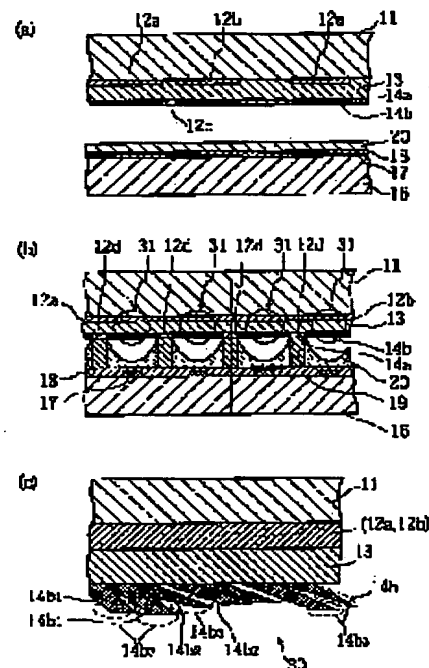
(72)Inventor : HASEGAWA KAZUYUKI
SUGIMOTO KAZUHIKO
YASUI HIDEAKI
TANAKA HIROYOSHI
HAYASHI TADAKAZU
KONO HIROKI
AUTO KOJI

(54) PLASMA DISPLAY PANEL AND FABRICATION PROCESS THEREOF

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a PDP having an effective structure for preventing 'discharge delay'.

SOLUTION: A protective layer 14 is composed of non-needle crystal parts 14a and needle crystal parts 14b. Each non-needle crystal part 14a is a thin film formed in a portion 12 d coming into contact with a discharge gap 12c defined by a scanning electrode 12a and a sustaining electrode 12b as well as with a barrier rib 19. At this portion, a plurality of columnar bodies of MgO monocrystal are formed in dense arrangement. Each needle crystal part 14b is formed in any other portion than the portion 12d in contact with the discharge gap 12c and the 19, and a plurality of needle crystals 14b1 are concentrated in the same posture in the same direction so as to face the discharge space 30.



LEGAL STATUS

[Date of request for examination]

29.03.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

BEST AVAILABLE COPY

This Page Blank (uspto)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2001-357787
(P2001-357787A)

(43) 公開日 平成13年12月26日 (2001. 12. 26)

(51) Int.Cl.⁷

H 0 1 J 11/02
9/02
9/44

識別記号

F I

H 0 1 J 11/02
9/02
9/44

テ-リ-ト* (参考)

B 5 C 0 1 2
F 5 C 0 2 7
A 5 C 0 4 0

審査請求 有 請求項の数 8 O L (全 8 頁)

(21) 出願番号 特願2000-178928(P2000-178928)

(22) 出願日 平成12年6月14日 (2000. 6. 14)

(71) 出願人 000005821

松下電器産業株式会社
大阪府門真市大字門真1006番地

(72) 発明者 長谷川 和之

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72) 発明者 杉本 和彦

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(74) 代理人 100090446

弁理士 中島 司朗 (外1名)

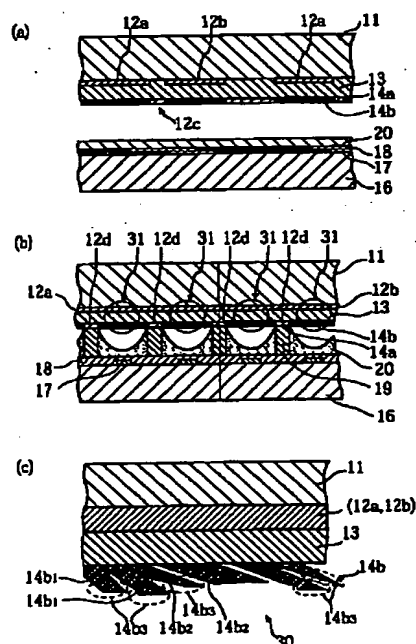
最終頁に続く

(54) 【発明の名称】 プラズマディスプレイパネル及びその製造方法

(57) 【要約】

【課題】「放電遅れ」を防止するのに効果的な構造を備えたPDPを提供すること。

【解決手段】保護層14は、非針状結晶部14aと針状結晶部14bとからなる。非針状結晶部14aは、走査電極12aと維持電極12bとの間に形成された放電ギャップ12c及び隔壁19に接する部分12dに形成された薄膜部分である。この部分には、複数のMgO単結晶の柱状体が緻密に配列して形成されている。針状結晶部14bは、図2(c)に示すように放電ギャップ12c及び隔壁19に接する部分12d以外の部分に形成されており、複数の針状単結晶体14b1が、放電空間30に臨むように互いに同方向に同じ姿勢で密集している。



【特許請求の範囲】

【請求項1】 ストライプ状に配された第一の電極と第二の電極との電極対が複数対並設され、更に当該複数対の電極対が誘電体層で被覆されてなる第一の基板と、第三の電極がストライプ状に配された第二の基板とが、隔壁を介在させて対向された状態に配置してなるプラズマディスプレイパネルであって、

前記誘電体層の表面層は、第二の基板側に向けて突出するように針状結晶が形成された誘電体保護膜であることを特徴とするプラズマディスプレイパネル。

【請求項2】 前記針状結晶は、 MgO の単結晶であり、 MgO 膜表面において針状結晶が成長している部分が面積比率で25%以上存在することを特徴とする請求項1に記載のプラズマディスプレイパネル。

【請求項3】 前記針状結晶は、長さ50nm以上、かつ、径が300nm以上であることを特徴とする請求項2に記載のプラズマディスプレイパネル。

【請求項4】 前記針状結晶は、第一の電極と第二の電極との間の放電ギャップに対応する部分以外の誘電体表面層に形成されていることを特徴とする請求項3に記載のプラズマディスプレイパネル。

【請求項5】 請求項1乃至4に記載のプラズマディスプレイパネルの製造方法であって、予め形成された誘電体保護層表面をスパッタする第一の工程と、第一の工程の後、誘電体保護層表面にスパッタして飛散した誘電体保護層の構成材料を堆積させる第二の工程と、を含むことを特徴とするプラズマディスプレイパネルの製造方法。

【請求項6】 更に、パネルの発光特性及び放電特性を安定化させるためにエージング処理を施す第三の工程を備え、

当該第三の工程は前記第一の工程及び第二の工程を伴うことを特徴とする請求項5に記載のプラズマディスプレイパネルの製造方法。

【請求項7】 前記第三の工程は、断続的に点灯を行うものであって、前記第一の工程は、点灯期間に行ない、前記第二の工程は非点灯期間に行うことを特徴とする請求項6のプラズマディスプレイパネルの製造方法。

【請求項8】 前記第三の工程は、パネルの表示領域をスキャンすることにより行うことを特徴とする請求項7のプラズマディスプレイパネルの製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、表示デバイスなどに用いるプラズマディスプレイパネルに関し、特に、放電遅れを解消するためのパネル構造に関する。

【0002】

【従来の技術】 従来のプラズマディスプレイパネルは、

図5に示すような構成のものが一般的である。このプラズマディスプレイパネルは、前面パネル100と背面パネル200とからなる。前面パネル100は、前面ガラス基板101上に走査電極102a、維持電極102bが交互にストライプ状に形成され、さらにそれが誘電体ガラス層103及び酸化マグネシウム(MgO)からなる保護層104により覆われて形成されたものである。

【0003】 背面パネル200は、背面ガラス基板201上に、ストライプ状にアドレス電極202が形成され、これを覆うように電極保護層203が形成され、更にアドレス電極202を挟むように電極保護層203上にストライプ状に隔壁204が形成され、更に隔壁204間に蛍光体層205が設けられて形成されたものである。そして、このような前面パネル100と背面パネル200とが貼り合わせられ、隔壁204で仕切られた空間210に放電ガスを封入することで放電空間が形成される。前記蛍光体層はカラー表示のために通常、赤、緑、青の3色の蛍光体層が順に配置されている。

【0004】 そして、放電空間210内には例えばネオン及びキセノンを混合してなる放電ガスが通常、 $0.67 \times 10^5 Pa$ 程度の圧力で封入されている。次に、前記プラズマディスプレイパネルの駆動方式について説明する。図6は、前記プラズマディスプレイパネルの駆動回路の構成を示したブロック図である。

【0005】 当該駆動回路は、アドレス電極駆動部220と、走査電極駆動部230と、維持電極駆動部240とから構成されている。プラズマディスプレイパネルのアドレス電極202にアドレス電極駆動部220が接続され、走査電極102aに走査電極駆動部230が接続され、維持電極102bに維持電極駆動部240が接続されている。

【0006】 一般に交流型のプラズマディスプレイパネルでは1フレームの映像を複数のサブフィールド(S.F.)に分割することによって階調表現をする方式が用いられている。そして、この方式ではセル中の気体の放電を制御するために1 S.F.を更に4つの期間に分割する。この4つの期間について図7を使用して説明する。図7は、1 S.F.中の駆動波形である。

【0007】 この図7においてセットアップ期間250では放電が生じやすくするためにPDP内の全セルに均一的に壁電荷を蓄積させる。アドレス期間260では点灯させるセルの書き込み放電を行う。サステイン期間270では前記アドレス期間260で書き込まれたセルを点灯させその点灯を維持させる。イレース期間280では壁電荷を消去させることによってセルの点灯を停止させる。

【0008】 セットアップ期間250では走査電極102aにアドレス電極202および維持電極102bに比べ高い電圧を印加しセル内の気体を放電させる。それによって発生した電荷はアドレス電極202、走査電極1

02aおよび維持電極102b間の電位差を打ち消すようにセルの壁面に蓄積されるので、走査電極102a付近の保護膜表面には負の電荷が壁電荷として蓄積され、またアドレス電極付近の蛍光体層表面および維持電極付近の保護膜表面には正の電荷が壁電荷として蓄積される。この壁電荷により走査電極-アドレス電極間、走査電極-維持電極間には所定の値の壁電位が生じる。

【0009】アドレス期間260ではセルを点灯させる場合には走査電極102aにアドレス電極202および維持電極102bに比べ低い電圧を印加させることにより、つまり走査電極-アドレス電極間には前記壁電位と同方向に電圧を印加させるとともに走査電極-維持電極間に壁電位と同方向に電圧を印加させることにより書き込み放電を生じさせる。これにより蛍光体層表面、保護層表面には負の電荷が蓄積され走査側電極付近の保護層表面には正の電荷が壁電荷として蓄積される。これにより維持-走査電極間には所定の値の壁電位が生じる。

【0010】サステイン期間270では走査電極102aに維持電極102bに比べ高い電圧を印加させることにより、つまり維持電極-走査電極間に前記壁電位と同方向に電圧を印加させることにより維持放電を生じさせる。これによりセル点灯を開始させることができる。そして、維持電極-走査電極交互に極性が入れ替わるようにパルスを印加することにより断続的にパルス発光させることができる。

【0011】イレース期間280では、幅の狭い消去パルスを維持電極102bに印加することによって不完全な放電が発生し壁電荷が消滅するため消去が行われる。

【0012】

【発明が解決しようとする課題】ところで、セル構造の高精細化に伴って走査線数が増加するためにテレビ映像を表示する場合には1フィールド=1/60[s]内で全てのシーケンスを終了させる必要がある。これに応えるには、書き込み期間に印加するアドレスパルスのパルス幅を狭くして高速駆動を行なう必要があるが、パルスの立ち上がりからかなり遅れて放電が行われるという「放電遅れ」が存在するために、印加されたパルス幅内で放電が終了する確率が低くなり、本来点灯すべきセルに書き込み等が来ずに点灯不良が生じてしまう。

【0013】本発明は上記問題点に鑑みてなされた発明であって、「放電遅れ」を防止するのに効果的な構造を備えたプラズマディスプレイパネル並びにその製造方法を提供することを目的としてなされたものである。

【0014】

【課題を解決するための手段】まず、放電遅れは、放電が開始される際にトリガーとなる初期電子が基板表面から放電空間中に放出されにくいことが主要な要因として考えられている。従って、この初期電子が放出されやすい状況を作り出すことができれば、放電遅れを効果的に防止することができると考えられる。

【0015】このための方法として、アドレス時・放電維持時の駆動パルス電圧を上昇させるか、或いは電極間距離を短縮する方法が考えられる。しかし、パルス電圧の増加は、駆動回路のスイッチング素子の耐圧とスルーレートとが相反する関係にあるため、高耐圧素子ではパルスの立ち上がりが鈍り、放電遅れ時間の抑制には限界がある。また、電極間距離を短縮することは、同時に隔壁の高さを低下させることになるが、このように隔壁の高さを低下させれば放電空間そのものが縮小し、プラズマを取り囲む単位体積あたりの放電空間を囲む壁の面積が増加するため、プラズマが壁面に衝突した際に消滅してしまうといういわゆる壁面損失によって効率が低下することとなる。

【0016】従って、発明者らは、このように駆動回路の構成や、電極間の距離には変更を加えず従来のものを踏襲したとしても、放電遅れを防止することができるパネル構造を模索した結果、本発明に想到した。つまり、上記目的を達成するために本発明は、ストライプ状に配された第一の電極と第二の電極との電極対が複数対並設され、更に当該複数対の電極対が誘電体層で被覆されてなる第一の基板と、第三の電極がストライプ状に配された第二の基板とが、隔壁を介在させて対向された状態で配置してなるプラズマディスプレイパネルであって、前記誘電体層の表面層は、第二の基板側に向けて突出するように針状結晶が形成された誘電体保護膜であることを特徴とする。

【0017】これにより、誘電体層の表面層において、放電空間に向けて電子が放出される表面積を大きくとることができる。その結果、アドレス放電や維持放電のためのトリガー電子が放出され易くなるので、アドレス放電や維持放電の際の放電遅れを抑えることができ、電圧印加に対する放電の発生応答性を改善して、良好な画像を表示することが可能となる。

【0018】ここで前記針状結晶は、MgOの単結晶であり、MgO膜表面において針状結晶が成長している部分が面積比率で25%以上存在するものとするのが望ましい。ここで、前記針状結晶は、長さ50nm以上、かつ、径が300nm以上とすることが望ましい。

【0019】ここで、前記針状結晶は、第一の電極と第二の電極との間の放電ギャップに対応する部分以外の誘電体表面層に形成されているものとする事ができる。また、上記目的を達成するために本発明は、予め形成された誘電体保護層表面をスパッタする第一の工程と、第一の工程の後、誘電体保護層表面にスパッタして飛散した誘電体保護層の構成材料を堆積させる第二の工程とを含むことを特徴とするプラズマディスプレイパネルの製造方法を提供する。

【0020】ここで、更に、パネルの発光特性及び放電特性を安定化させるためにエージング処理を施す第三の工程を備え、当該第三の工程は前記第一の工程及び第二

の工程を伴うものとするが、針状結晶を形成するための作業工程とエージング処理を施す作業工程とを共通の工程とすることができ、作業工程数を減らすことができるため望ましい。

【0021】ここで、前記第三の工程は、断続的に点灯を行うものであって、前記第一の工程は、点灯期間に行ない、前記第二の工程は非点灯期間に行うことができる。ここで、前記第三の工程は、パネルの表示領域をスキャンすることにより行うことができる。これにより、駆動回路への負担等を軽減させることができる。更に、発熱を抑えエージング処理中におけるパネルの熱割れも減少させられる。

【0022】

〔発明の詳細な説明〕以下に本発明に係る実施の形態のAC型プラズマディスプレイパネルについて図面を参照としながら具体的に説明する。図1は、本発明の一実施の形態に係る交流面放電型プラズマディスプレイパネル1（以下、単にPDP1という。）の部分斜視図である。

【0023】このPDP1は、各電極にパルス状の電圧を印加することで放電を放電空間30内で生じさせ、放電に伴って背面パネルPA2側で発生した各色の可視光を前面パネルPA1の主表面から透過させる交流面放電型のPDPである。前面パネルPA1は、走査電極12aと維持電極12bとがストライプ状に複数対配（図では便宜上1対を記載してある）された前面ガラス基板11上に、表面11aを覆うように誘電体ガラス層13が形成されており、更に、この誘電体ガラス層13を覆うようにMgOからなる保護層14が形成されたものである。

【0024】背面パネルPA2は、アドレス電極17が前記走査電極12aと維持電極12bと直交するようにストライプ状に配された背面ガラス基板16上に、当該アドレス電極17を覆うようにアドレス電極を保護するとともに可視光を前面パネル側に反射する作用を担う電極保護層18が形成されており、この電極保護層18上にアドレス電極17と同じ方向に向けて伸び、アドレス電極17を挟むように隔壁19が立設され、更に、当該隔壁19間に蛍光体層20が配されたものである。

【0025】上記構成のPDPの駆動は上記した図6に示す駆動回路を用いて、図7に示す駆動波形に基づいて駆動される。なお、アドレス駆動部220には、アドレス電極17が接続され、走査電極駆動部230には、走査電極12aが、維持電極駆動部240には、維持電極12bが接続される。

<細部の構造>図2(a)は、図1におけるA-A'線を含む垂直断面図であり、図2(b)は、図1におけるB-B'線を含む垂直断面図であり、図2(c)は、図2(b)における丸枠31で囲んだ要素部分の拡大図である。

【0026】図2に示すように、上記PDPにおいては保護層14の構成が特徴的である。即ち、保護層14は、非針状結晶部14aと針状結晶部14bとからなる。非針状結晶部14aは、走査電極12aと維持電極12bとの間に形成された放電ギャップ12c及び隔壁19に接する部分12dに形成された薄膜部分である。この部分には、複数のMgO単結晶の柱状体が緻密に配列して形成されている。

【0027】針状結晶部14bは、放電ギャップ12c及び隔壁19に接する部分12d以外の部分に形成されており、複数の針状単結晶14b1が、放電空間30に臨むように互いに同方向に同じ姿勢で密集している。<作用効果>上記のように、保護層14において、針状単結晶14b1が放電空間に臨むことによって、放電空間30に向けて電子が放出される表面積を大きくとることができる。その結果、アドレス放電や維持放電のためのトリガー電子が放出され易くなるので、アドレス放電や維持放電の際の放電遅れを抑えることができ、電圧印加に対する放電の発生の応答性を改善して、良好な画像を表示することが可能となる。

【0028】針状単結晶14b1と針状単結晶14b1とが接する境界部（粒界）14b2付近に形成された酸素欠損部位（不図示）にトラップされた電子は、放電空間30に露出側であれば、放電空間30に放出され易いが、基板側にトラップされた電子は放出され難い。従って、針状単結晶14b1は、ある程度の密度存在することが必要ではあるが、放電空間30側には境界部14b2があまり存在しないようにすることが望ましい。つまり、図2(c)に示すように、針状単結晶14b1は放電空間30に孤立して突出して露出した突出露出部14b3が多数存在することが望ましい。これにより、放電空間30に向けて電子が放出され易くなる。なお、電子は突出露出部14b3の表面部分に形成された酸素欠損部位にトラップされそこから放電空間30に放出される。

【0029】このような観点から、針状単結晶14b1の大きさや一定の面積に占める密度を規定することは重要である。具体的には、針状単結晶14b1の長さを50nm以上、かつ、径を300nm以上であることがより望ましい。また、この針状結晶部14bにおける針状単結晶14b1は、MgO膜表面において成長している部分が面積比率で25%以上存在することが望ましい。このように規定することによって、アドレス放電や維持放電の際の放電遅れを更に効果的に抑えることができる。

【0030】<PDPの製造方法>次に、PDPの製造方法について説明する。

・PDPの組立；

前面パネルPA1の作製：まず、前面ガラス基板11上に走査電極12a、維持電極12bが交互に配列するよ

うに形成する。

【0031】走査電極12a、維持電極12bは、金属電極であって、白金を電子ビーム蒸着法によって成膜した後、リフトオフ法によってパターンニングすることによって形成される。なお、ITOなどの透明電極と金属電極の対により各走査電極12a及び維持電極12bとを形成しても構わない。次に、前記走査電極12a及び維持電極12bを覆うように、誘電体ガラス層をスクリーン印刷法などの公知の印刷法によって印刷後焼成することによって形成する。

【0032】次に、誘電体ガラス層13表面にMgO膜（ここでは、針状結晶部14bが形成される前のもの）を形成する。具体的には、誘電体ガラス層13の表面にMgO薄膜を電子ビーム蒸着法を用いて析出させることにより形成する。

背面パネルPA2の作製：背面パネルPA2は、背面ガラス基板16上にアドレス電極17を形成し、その上を電極保護層18で覆い、この電極保護層18の表面に隔壁19を形成し、その後、蛍光体層20を形成することによって作製する。

【0033】アドレス電極17は、背面ガラス基板16上に前記走査電極12a、維持電極12bと同様の方法にて作製する。電極保護層18は、アドレス電極17の上にスクリーン印刷法などの印刷法を用いて印刷後、焼成することによって形成されたもので、前記誘電体ガラス層13と同じようなガラスの組成物に、酸化チタン（ TiO_2 ）粒子を含有させた薄膜である。

【0034】隔壁19は、スクリーン印刷法、リフトオフ法、或いはサンドブラスト法等の方法で隔壁形成原料を塗布した後、これを焼成し、その後隔壁頂部に加工処理を施すことによって形成されたものである。蛍光体層20は、スクリーン印刷法、ノズル噴霧法などの方法によって形成されたものである。なお、蛍光体には、赤色、緑色、青色の3色を用いる。そして、例えば、以下のものを用いることができる。

【0035】

赤色蛍光体 : $Y_2O_3 : Eu^{3+}$

緑色蛍光体 : $Zn_2SiO_4 : Mn$

青色蛍光体 : $BaMgAl_{10}O_{17} : Eu^{2+}$

パネル張り合わせ：次に、前面パネルPA1と背面パネルPA2とを走査電極12a、維持電極12bとアドレス電極17とが直交する状態に位置合わせして両パネルを張り合わせる。その後、隔壁19に仕切られた放電空間30内に放電ガス（例えば、He-Xe系、Ne-Xe系の不活性ガス）を所定の圧力で封入する。

【0036】以上のようにして作製したPDPを図3に示すようにアドレス駆動部220、走査電極駆動部230、維持電極駆動部240を接続して、アドレス電極17を接地（GND）し、走査電極12b、維持電極12bに所定の周期で交互に電圧を印加することにより、エー

ーjing処理を施す。このエーjing処理では、パネルの発光特性及び放電特性を安定化させる共に、MgO膜に針状結晶部14bが形成されるものである。

【0037】エーjing処理：上記のようにして作成したPDPを最後にエーjing処理を施すことによって、保護層14の表面にMgOの針状結晶を析出させる。図4は、前記エーjing処理における駆動波形を示すタイムチャートである。エーjing処理は、画像表示領域全面において、パネル点灯期間40、パネル非点灯期間41とが交互に繰り返されるように電圧を所定の周期で印加することによって行われる。ここで、印加する電圧は、通常のエーjing処理で印加する電圧よりも高い電圧を印加する。これは、MgO膜の表面を効率良くスパッタするためである。また、走査電極12及び維持電極12bに電圧の大きさを交互に反転させるように電圧を印加する。これは、このように印加することで、パネルの実駆動方式に近い状態でエーjing処理を施すことができるからである。

【0038】パネル点灯期間40において、予め前面パネル側に形成されたMgO膜表面がスパッタされる。パネル非点灯期間41において、スパッタされ、放電空間中に飛散したMgOがMgO膜上に堆積する。そして、このようなパネル点灯期間40及びパネル非点灯期間41を複数回繰り返すことによって、MgO膜上にMgOが針状に成長され、針状結晶部14bが形成される。なお、このようにMgO膜スパッタ・MgO堆積という処理を施すためには、前面パネルを重力方向に位置させた状態で処理することは言うまでもない。

【0039】パネル点灯期間40とパネル非点灯期間41との比率については、前者よりも後者の方を長くとることが望ましい。これは、一回のスパッタにより放電空間中に飛散したMgOを十分に堆積させるためである。具体的には、パネル非点灯期間41に対して、25～33%の時間にパネル点灯期間40を設定することが望ましい。なお、パネル点灯期間40の実時間は、1.0～1.5秒とすることが望ましい。

【0040】以上のようなエーjing処理を施すことにより、従来のエーjing処理で目的とされるパネルの発光特性及び放電特性を安定化させることに加えて、MgO膜に前記針状結晶部14bを形成することができる。針状結晶部14bは上記のように、放電ギャップ12c及び隔壁19に接する部分12d以外の部分に形成されるが、これは、走査電極12a及び維持電極12bを覆う部分のMgO膜表面で、前記スパッタが主に行われ、その部分にMgOが主に堆積するためである。

【0041】なお、前記パネル点灯期間及びパネル非点灯期間の繰返しを、パネル表示領域全面で行うのではなく、走査電極12a或いは維持電極12bの何れかの電極配線を各電極毎に独立して行い、電圧印加のタイミングを各電極毎にずらし、表示領域を時間毎に変化

させれば(画像表示領域をスキャンすること)、回路への負担等を軽減させることができる。更に、発熱を抑えエージング処理中におけるパネルの熱割れも減少させられる。

【0042】また、保護層14の放電空間30に臨む表面積を拡大して、保護層表面からの電子を放出させやすい構造とする手法として、MgO薄膜を電子ビーム蒸着法を用いて析出させることにより形成した後、液相エッチング或いは気相エッチング等を施すことによりMgO膜表面に凹凸を形成する方法も考えられる。しかし、この場合には、放電空間に臨む表面積を拡大することはできても、柱状のMgO単結晶体同士が接する境界部分が多数存在するので、放電空間30内に上記針状結晶体14b1により保護層の表面積を拡大する場合に比べて、放電空間30に電子は放出され難くあまり効果が得られない。

【0043】更に、上記説明では、エージング処理に伴って針状結晶体を形成したが、これに限らず、前面パネルと背面パネルとを張り合わせる前に、前面パネルのMgO膜に対して、上記したようなMgO膜スパッタ・MgO堆積の処理を施すことでも同様に針状結晶体を形成することは可能である。但し、エージング処理に伴って針状結晶体を形成する方法の方が、放電空間30という狭い空間領域にスパッタされたMgO膜材料を飛散させるため、当該材料が拡散せず効率良く針状結晶体を形成することができる。

【0044】

【発明の効果】以上説明したように、本発明は、ストライプ状に配された第一の電極と第二の電極との電極対が複数対並設され、更に当該複数対の電極対が誘電体層で被覆されてなる第一の基板と、第三の電極がストライプ状に配された第二の基板とが、隔壁を介在させて対向された状態で配置してなるプラズマディスプレイパネルであって、前記誘電体層の表面層は、第二の基板側に向けて突出するように針状結晶体が形成された誘電体保護膜であることを特徴とする。

【0045】これにより、誘電体層の表面層において、放電空間に向けて電子が放出される表面積を大きくとることができる。その結果、アドレス放電や維持放電のためのトリガー電子が放出され易くなるので、アドレス放電や維持放電の際の放電遅れを抑えることができ、電圧印加に対する放電の発生の応答性を改善して、良好な画像を表示することを可能とする。

【図面の簡単な説明】

【図1】実施の形態のプラズマディスプレイパネルを示す部分斜視図である。

【図2】(a) 図1におけるA-A'線を含む垂直断面図である。

(b) 図1におけるB-B'線を含む垂直断面図である。

(c) (b)図における丸棒31で示す要素部分の拡大図である。

【図3】エージング処理時のプラズマディスプレイパネルと駆動回路との接続状態を示すブロック図である。

【図4】エージング処理における駆動波形を示すタイムチャートである。

【図5】従来のプラズマディスプレイパネルを示す部分斜視図である。

【図6】プラズマディスプレイパネルと駆動回路との従来及び本発明に共通な接続状態を示すブロック図である。

【図7】従来及び本発明に共通なプラズマディスプレイパネルの駆動波形を示すタイムチャートである。

【符号の説明】

PA1 前面パネル

PA2 背面パネル

1 交流面放電型プラズマディスプレイパネル(PDP)

11 前面ガラス基板

11a 表面

12a 走査電極

12b 維持電極

12c 放電ギャップ

13 誘電体ガラス層

14 MgO保護層

14a 非針状結晶体部

14b 針状結晶体部

14b1 針状単結晶体

14b2 境界部

14b3 突出露出部

16 背面ガラス基板

17 アドレス電極

18 電極保護層

19 隔壁

20 蛍光体層

30 放電空間

31 図2(c)に示した拡大部分を示す丸棒

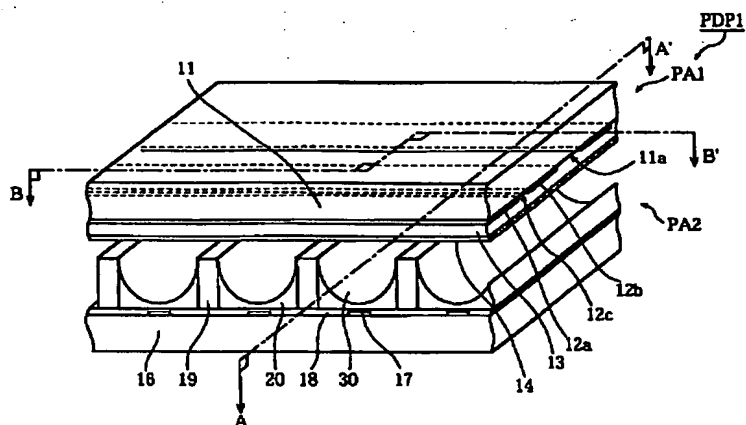
40 パネル点灯期間

41 パネル非点灯期間

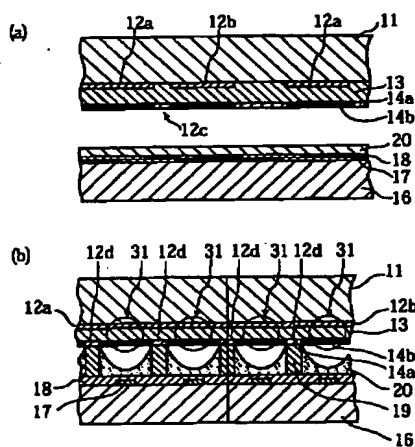
220 アドレス駆動部

230 走査電極駆動部

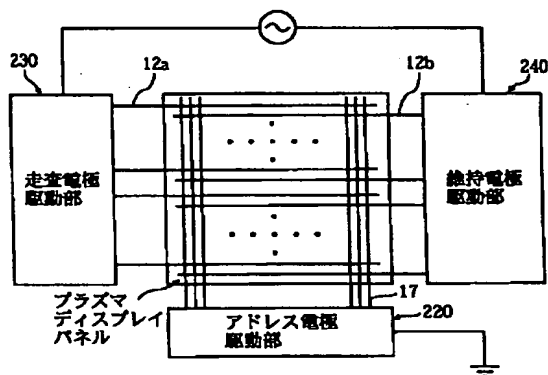
240 維持電極駆動部



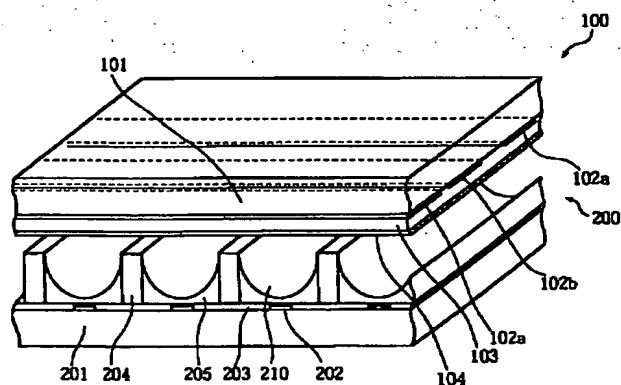
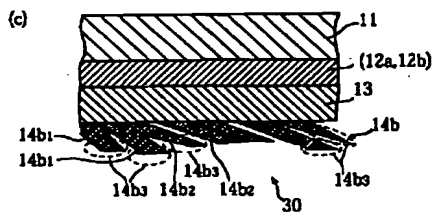
【图2】



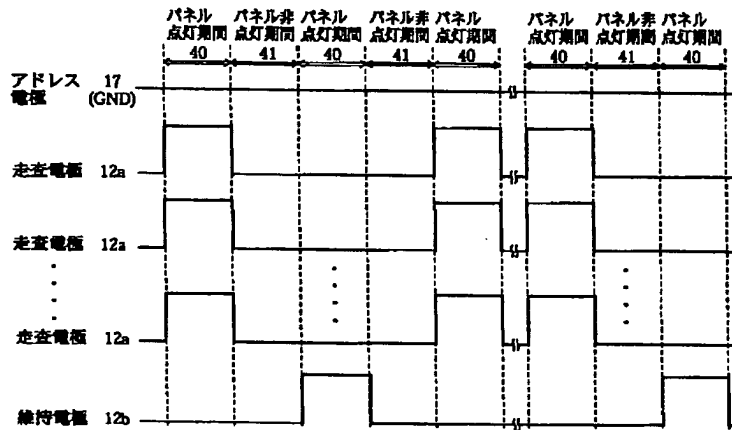
【図3】



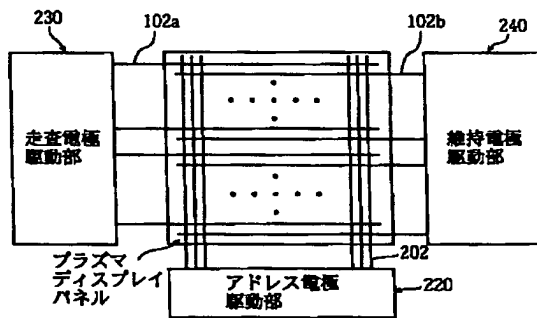
【図5】



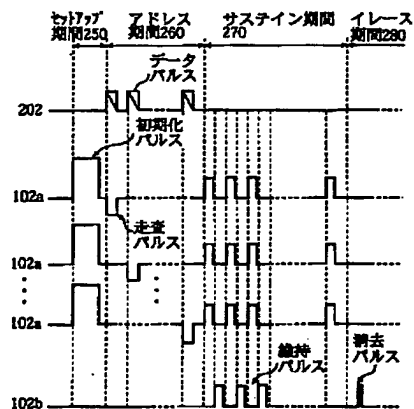
【図4】



【図6】



【図7】



フロントページの続き

(72)発明者 安井 秀明
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 田中 博由
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 林 忠和
大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 河野 宏樹
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 青砥 宏治
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
Fターム(参考) 5C012 VV01 VV04
5C027 AA07
5C040 GE01 GE09 JA07 JA24 MA17